Processeur MIPS

Départements : TIC

Unité d'enseignement ARO

Auteurs : **Bastian Chollet  
Kevin Ferati**

Professeur : **Marina Zapater**

Assistant : **Mike Meury**

Classe : **C**

Salle de labo : **A09**

Date : **01 mai 2022**

# Introduction

Contexte, processeur développé, instructions supportés, environnement de travail, méthodologie de travail, partage de travail

# FETCH

## Introduction

Rôle dans un processeur, fonctionnement général

## Analyse et conception

Explication des choix / solutions dem ise en place

## Réalisation

Problèmes rencontrés (section différente ?). Comment on s’est réparti les tâches.

## Simulation

Simulation avec un chronogramme ?

## Test

tests unitaires comme en prog ? Cf rapport FETCH (avec les screen et tout ça) (voir même pas de screen, trop chiant)

## Feedback

Retour de mike, pourquoi on a fait ces erreurs, comment on les a résolu, qu’on a-t-on tiré

# DECODE

## Introduction

## Analyse et conception

## Réalisation

## Simulation

## Test

## Feedback

# EXECUTE & MEMORY ACCESS

## Introduction

## Analyse et conception

## Réalisation

## Simulation

## Test

## Feedback

Date : Date rendu du rapport

Noms des étudiants : Etudiant A Etudiant B

# Conclusion

Qu’a-t-on tiré du projet,quels problèmes rencontrés (organisationnels, méthodologiques, techniques, …) comment refaire certain point et remarques personnels, utilité des PDF des cours

# Annexe

Documents annexés avec numérotation et commentaires.